

СОДЕРЖАНИЕ

1. ОБЩИЕ СВЕДЕНИЯ О ПРОГРАММЕ MULTISIM	3
2. ЭЛЕМЕНТЫ ИНТЕРФЕЙСА MULTISIM	4
2.1. Панель элементов (Component toolbar)	6
2.2. Панель контрольно-измерительных приборов (Instruments toolbar)	11
3. УСТАНОВКА ЗНАЧЕНИЙ ЭЛЕМЕНТОВ И ПРИБОРОВ	19
4. ОПЕРАЦИИ, ВЫПОЛНЯЕМЫЕ ПРИ ПОСТРОЕНИИ СХЕМ	20
5. МОДЕЛИРОВАНИЕ СХЕМ	21
<i>Лабораторная работа № 1. Исследование полупроводникового диода</i>	<i>25</i>
<i>Лабораторная работа №2. Исследование параметрического стабилизатора постоянного напряжения – Стабилитрона</i>	<i>38</i>
<i>Лабораторная работа №3. Исследование биполярного транзистора.....</i>	<i>46</i>
<i>Лабораторная работа №4. Исследование однофазных выпрямителей переменного напряжения</i>	<i>62</i>
<i>Лабораторная работа № 5. Исследование операционного усилителя</i>	<i>85</i>
<i>Библиографический список</i>	<i>104</i>

Галайдин Павел Андреевич, Мустафаев Юсиф Ниязович

Моделирование электронных схем в пакете Multisim

Редактор *Г.М. Звягина*

Корректор *Л.А. Петрова*

Компьютерная верстка: *С.В. Каиуба*

Подписано в печать 11.10.2016. Формат 60x84/16. Бумага документная.

Печать трафаретная. Усл. печ. л. 6 . Тираж 100 экз. Заказ № 168.

Балтийский государственный технический университет

Типография БГТУ

190005, С.-Петербург, 1-я Красноармейская ул., д.1