

СОДЕРЖАНИЕ

Краткое описание пакета Multisim	3
Лабораторная работа №1. Исследование логических схем	22
Лабораторная работа №2. Исследование регистров, счетчиков и дешифраторов	31
Лабораторная работа №3. Исследование генератора псевдослучайной последовательности	46
Лабораторная работа №4. Исследование арифметического сумматора	54
Лабораторная работа №5. Исследование работы мультиплексора и демультимплексора	62
Лабораторная работа №6. Вывод статического слова	69
Лабораторная работа №7. Вывод «бегущей строки» на дисплей	74

Бесперстов Эдуард Александрович

Моделирование цифровых устройств в среде Multisim 7

Редактор *Г.М. Звягина*

Корректор *Л.А. Петрова*

Компьютерная вёрстка: *О.М. Дмитриева*

Подписано в печать 12.04.2018. Формат 60x84/16. Бумага документная.

Печать трафаретная. Усл. печ. л. 4,6. Тираж 100 экз. Заказ № 43.

Балтийский государственный технический университет

Типография БГТУ

190005, С.-Петербург, 1-я Красноармейская ул., д.1