

ОГЛАВЛЕНИЕ

ВВЕДЕНИЕ.....	3
1. ОПИСАНИЕ ПРОГРАММЫ MULTISIM 14.0	4
2. ОПИСАНИЕ ПРОГРАММЫ ULTIBOARD 14.0	9
3. ПРАКТИЧЕСКАЯ ЧАСТЬ	13
3.1. Создание схемы в программе Multisim 14.0.....	13
3.2. Экспортирование схемы в подпрограмму Ultiboard 14.0.....	16
3.3. Трассировка печатной платы в программе Ultiboard 14.0.....	17
3.3.1. Подготовка программы Ultiboard к работе	17
3.3.2. Создание области печатной платы	18
3.3.3. Изменение ширины проводников	20
3.3.4. Размещение элементов в области печатной платы.....	20
3.3.5. Трассировка печатной платы	21
3.3.6. Создание металлизации на плате.....	22
3.3.7. 3D-визуализация разработанной платы	23
3.4. Экспортирование в программу Компас 3D	23
П Р И Л О Ж Е Н И Е. Пример поиска подстроечного резистора в Mouser Database с использованием глобальной базы http://www.mouser.com/	28
Библиографический список.....	31

Составители: *Жаркой Михаил Филиппович,*
Кудрявцев Александр Борисович, Киселёва Ирина Владиславовна

Трассировка печатных плат на базе программы Multisim 14.0

Редактор *Г.М. Звягина*
Корректор *Л.А. Петрова*
Компьютерная вёрстка: *О.М. Дмитриева*
Подписано в печать 29.01.2019. Формат 60×84/8. Бумага документная.
Печать трафаретная. Усл. печ. л. 3,725 . Тираж 50 экз. Заказ № 25.
Балтийский государственный технический университет
Типография БГТУ
190005, С.-Петербург, 1-я Красноармейская ул., д.1